



**UNIVERSIDADE ESTADUAL DE FEIRA DE SANTANA**  
**Autorizada pelo Decreto Federal Nº 77.496 de 27/04/76**  
**Reconhecida pela Portaria Ministerial Nº 874/86 de 19/12/86**  
**Recredenciada pelo Decreto Estadual Nº 9.271 de 14/12/2004**  
**PRÓ-REITORIA DE GRADUAÇÃO**

**Área do concurso: Sistemas Digitais**

Número de vagas: **1**

Nível: **ADJUNTO**

Perfil: Graduação e Doutorado em uma das seguintes áreas: Ciências de Computação, Engenharia de Computação, Engenharia Elétrica ou Mecatrônica.

- 1 - Linguagens de descrição de hardware e sua aplicação no projeto, simulação, verificação e síntese de sistemas digitais;
- 2 - Modelos e ferramentas para a prototipação de sistemas digitais usando dispositivos de lógica programável;
- 3 - Linguagem de máquina: tipos de instruções, formato de instruções, modos de endereçamento e fluxo de controle;
- 4 - Hierarquia de memória;
- 5 - Técnicas de otimização de desempenho de processadores;
- 6 - Exploração dinâmica de paralelismo em nível de instrução;
- 7 - Exploração por software de paralelismo em nível de instrução;
- 8 - Multiprocessadores e paralelismo em nível de threads;
- 9 - Redes de interconexão e clusters de computadores;
- 10 - Arquiteturas VLIW e processadores vetoriais ;